

# Réalisation d'un convertisseur Analogique Numérique large bande pour les applications station de base

## Mots clés :

- **Directeur de thèse** : PATRICK LOUMEAU
- **Co-encadrant(s)** :
- **Unité de recherche** : Laboratoire Traitement et Communication de l'Information
- **Ecole doctorale** : École Doctorale Informatique, Télécommunications, Électronique de Paris
- **Domaine scientifique principal**: Divers

## Résumé du projet de recherche (Langue 1)

Le travail de thèse consiste à réaliser un convertisseur Analogique Numérique à Entrelacement Temporel. Le convertisseur à réaliser est à 4 canaux et fonctionnerait à une vitesse de 500 Msp. Les étapes de la thèse sont les suivantes: 1. Etude de l'art des convertisseurs Analogique Numérique pour le choix de l'architecture. 2. Etude des techniques de correction des erreurs d'appariement des bandes passantes dans une architecture à entrelacement temporel. 3. Implémentation de la solution 4. Test et mesures