

Conception d'un oscillateur contrôlé numériquement dans une technologie fortement sub-micronique pour l'horlogerie dans les SOCs synchrones

Mots clés :

- **Directeur de thèse** : Patrick Garda
- **Co-encadrant(s)** :
- **Unité de recherche** : Laboratoire d'informatique de Paris 6
- **Ecole doctorale** : École Doctorale Informatique, Télécommunications, Électronique de Paris
- **Domaine scientifique principal**: Divers

Résumé du projet de recherche (Langue 1)

N.C.