

Hardening and Test of Embedded Processors

Mots clés :

- **Directeur de thèse** : LIRIDA NAVINER
- **Co-encadrant(s)** :
- **Unité de recherche** : Laboratoire Traitement et Communication de l'Information
- **Ecole doctorale** : École Doctorale Informatique, Télécommunications, Électronique de Paris
- **Domaine scientifique principal**: Divers

Résumé du projet de recherche (Langue 1)

Hardening and Test of Embedded Processors

Résumé du projet de recherche (Langue 2)

Hardening and Test of Embedded Processors

Informations complémentaires (Langue 2)

Thèse réalisée en collaboration avec le CEA LIST